

Elektronikai tervezés és gyártás specializáció

Tantárgyak							
Kód.	Félév	Tárgynév	Ea.	Gy.	Köv.	Kr.	ETF
GEVAU517B	5	Digitális rendszerek komplex tervezése	2	2	V	5	GEVAU505B
GEVAU518B	5	Programozható logikák	2	2	V	5	GEVAU505B
GEVEE522B	5	Számítógépes elektronikai tervezés I.	2	2	G	5	GEVEE508B/R
GEVEE524B	5	Elektronikai technológiák	2	2	V	5	GEVEE508B/R
GEVAU519B	6	Beágyazott rendszerek	2	2	G	5	GEVAU518B
GEVEE526B	6	Komplex tervezés	0	4	G	5	GEVEE524B, GEVAU517B
GEVEE523B	6	Számítógépes elektronikai tervezés II.	2	2	G	5	GEVEE522B
GEVEE531B	6	6 hét Szakmai gyakorlat	6 hét	A	0		GEVEE524B, GEVAU517B
GEVEE521B	7	Szakdolgozat készítés	0	12	G	15	GEVEE526B, GEVEE523B, GEVEE504B
GEVEE525B	7	Tesztelés és diagnosztika	2	2	G	5	GEVEE524B

The collage illustrates the design and manufacturing process of digital electronics. It features several key components:

- EDA Software:** Screenshots of Cadence and Xilinx ISE showing circuit schematics, PCB layouts, and simulation environments.
- Probability Density Graph:** A histogram showing the distribution of data points, likely related to manufacturing or simulation results.
- Circuit Schematic:** A detailed diagram of a digital circuit, possibly a counter or logic controller, with various components and connections.
- PCB Layout:** A top-down view of a printed circuit board showing the placement of components and routing of traces.
- Digital Logic Code:** A Verilog code snippet for a counter circuit, showing the entity declaration, port definitions, and behavioral logic.
- Timing Diagram:** A simulation waveform showing the timing relationships between various signals, including clock, reset, and data outputs.
- Physical Components:** Images of a Xilinx Virtex-7 chip and a PCB, representing the physical realization of the design.